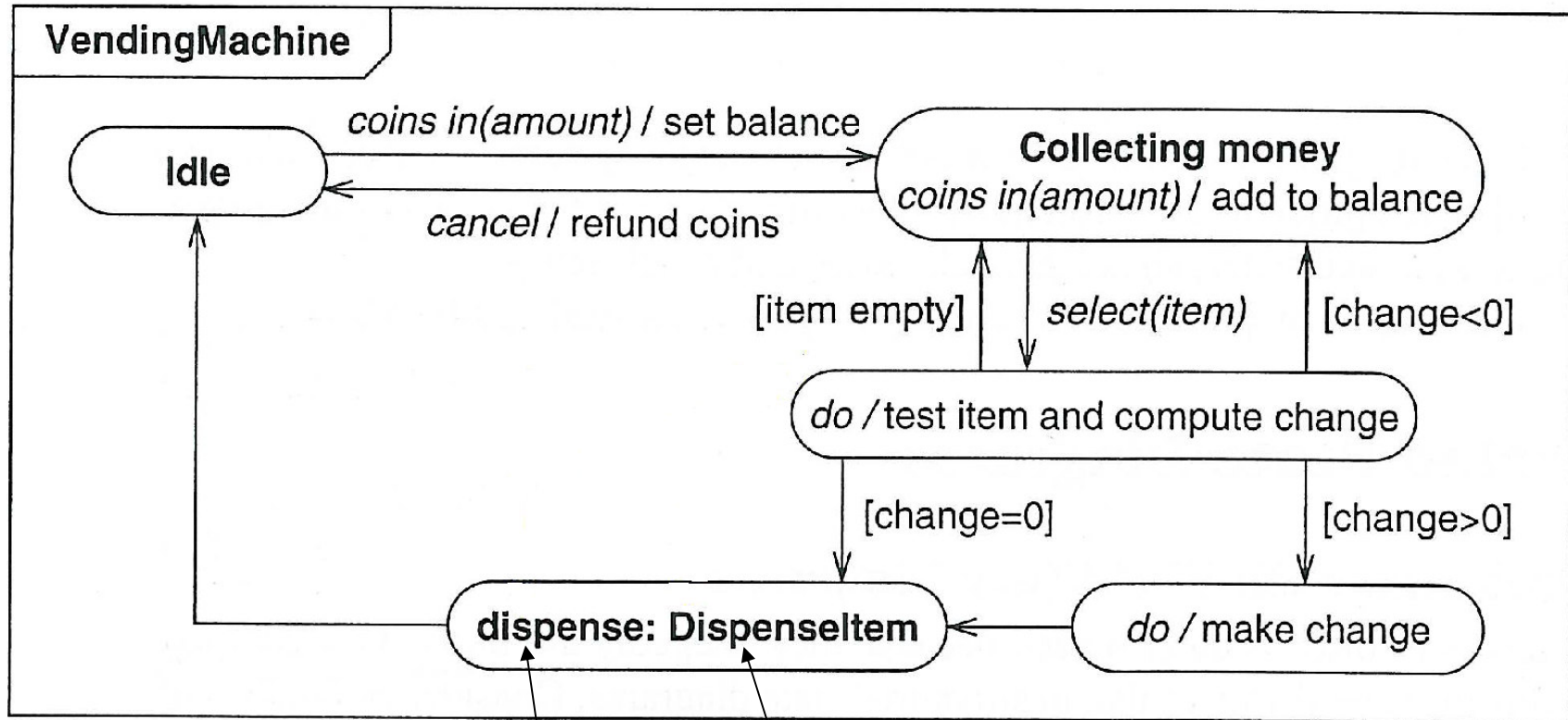


Pokročilé stavové diagramy

Michale Blaha, James Rumbaugh: Object-Oriented Modeling and Design with UML[®],
Second Edition, Pearson – Prentice Hall, 2005

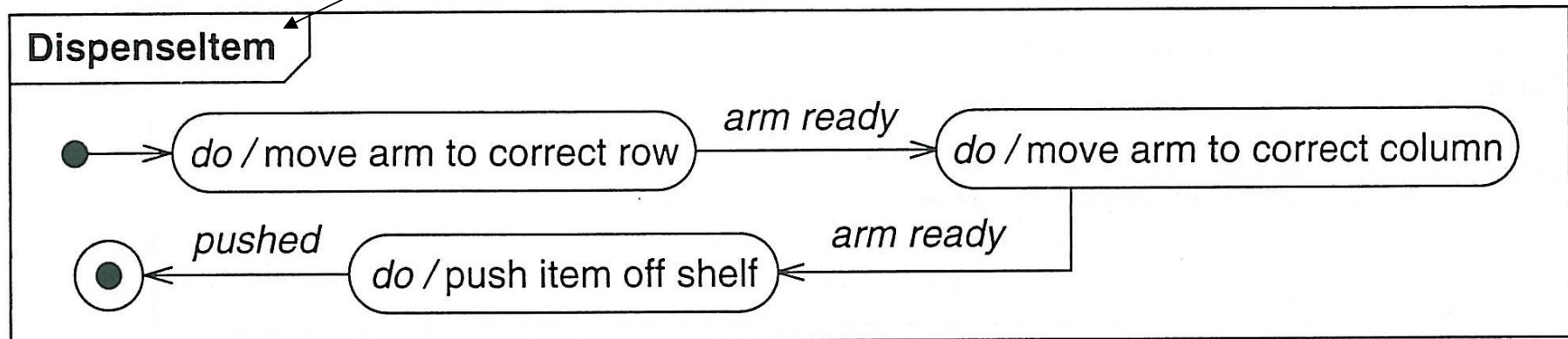
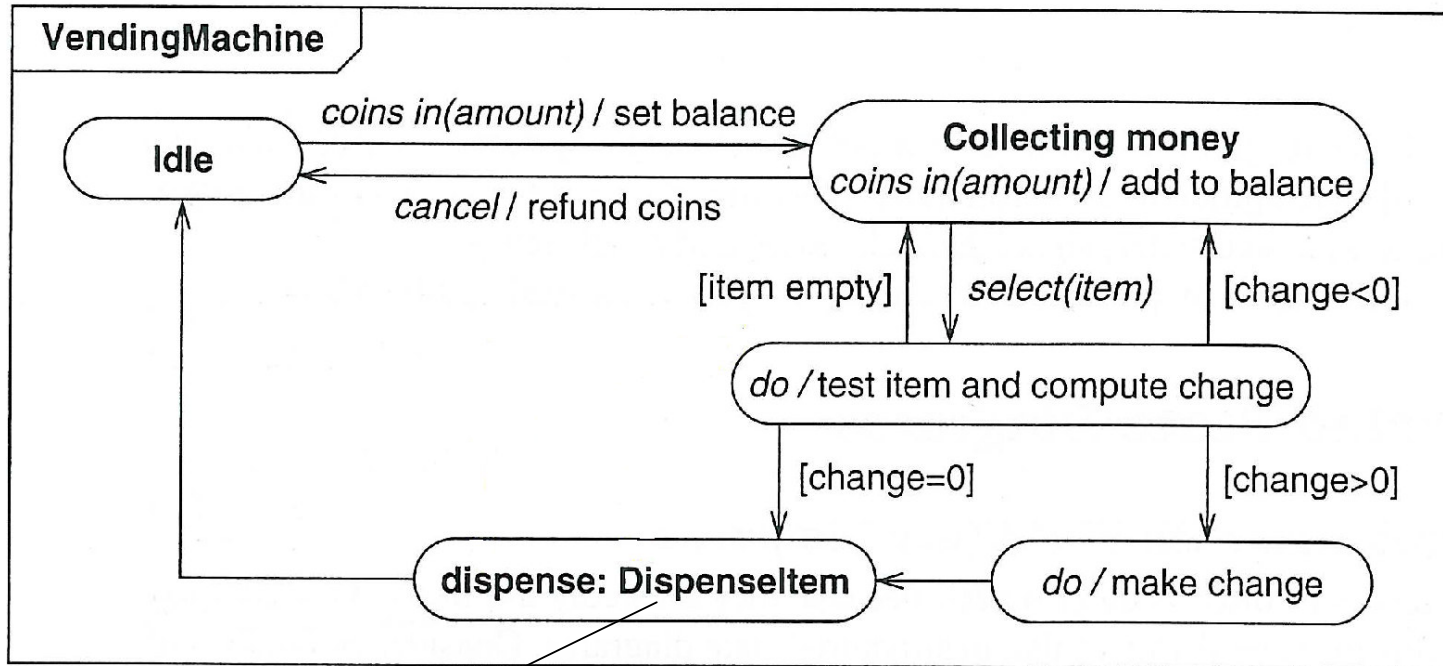
„Submachine“ (poddiagram)



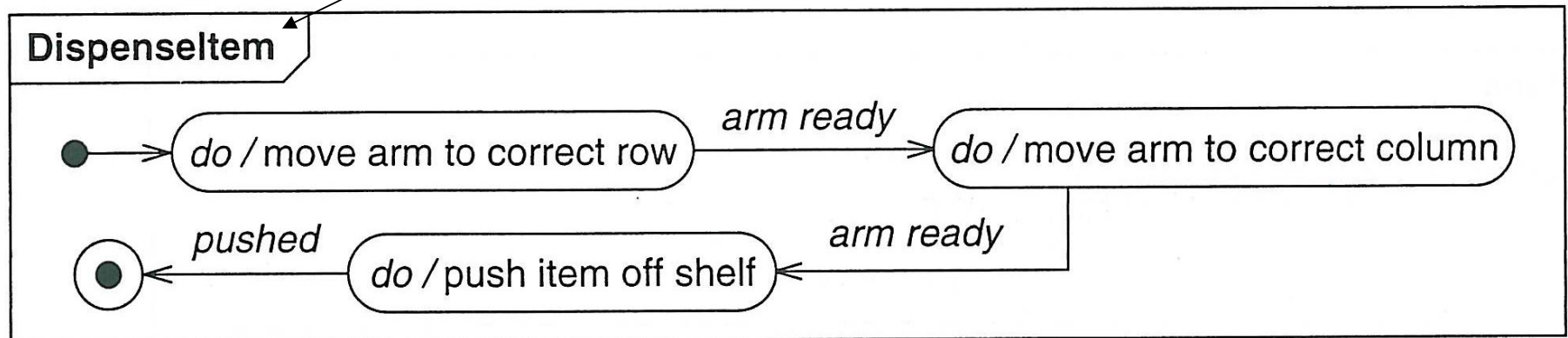
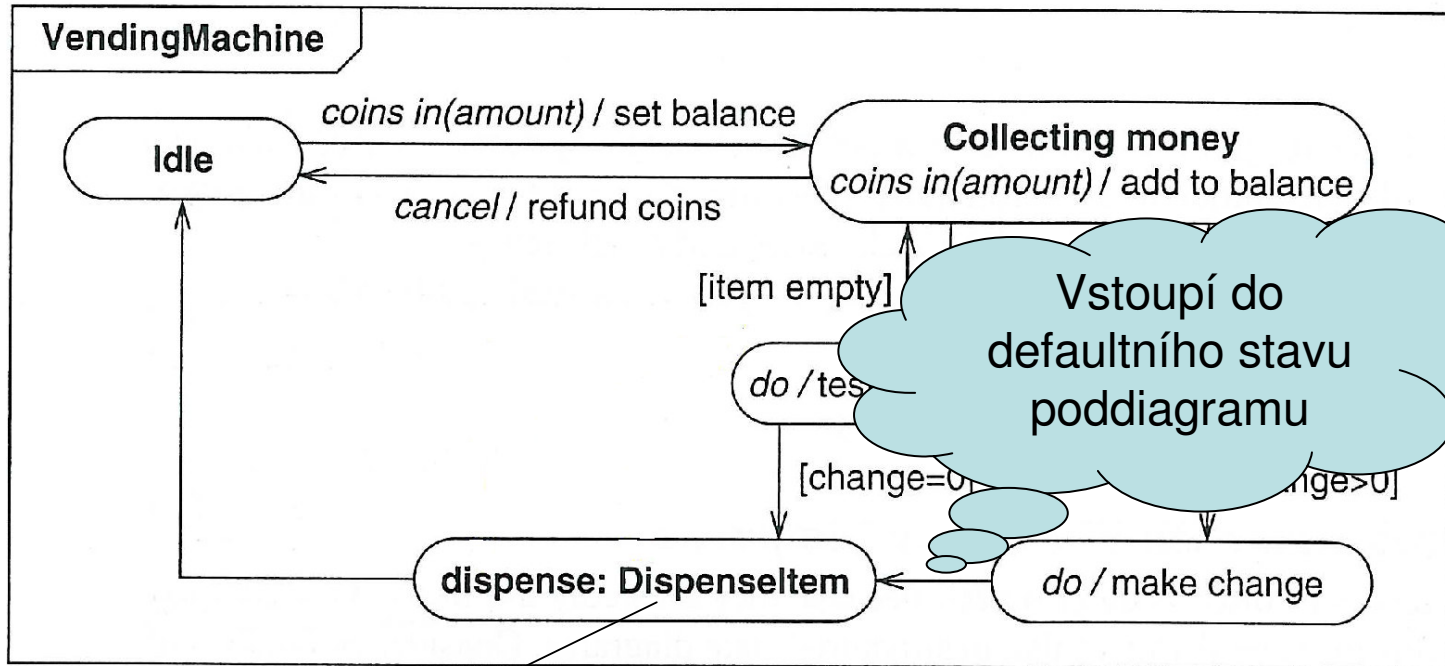
Názov samostatného stavového diagramu

Jméno stavu

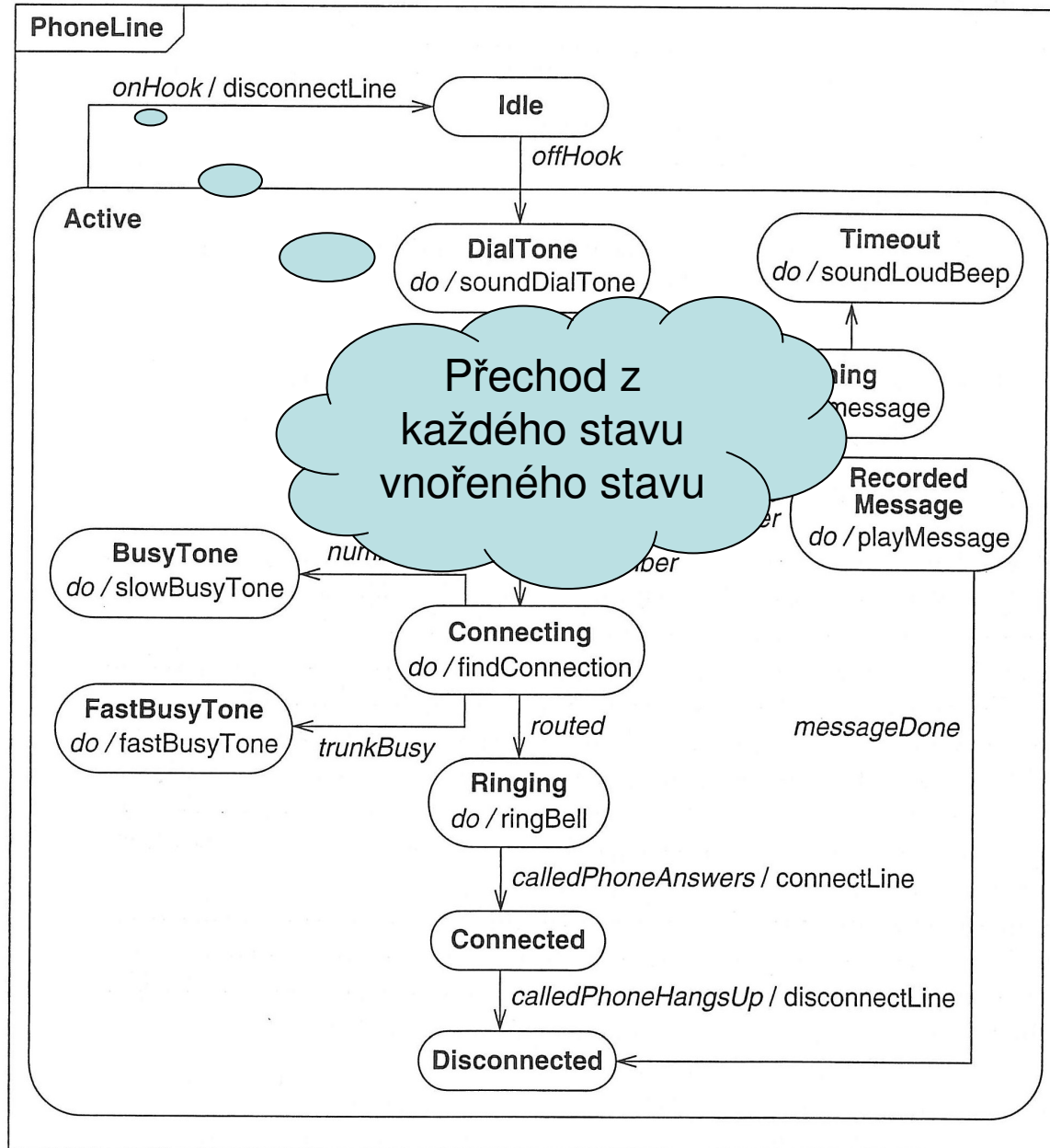
„Submachine“ (poddiagram)



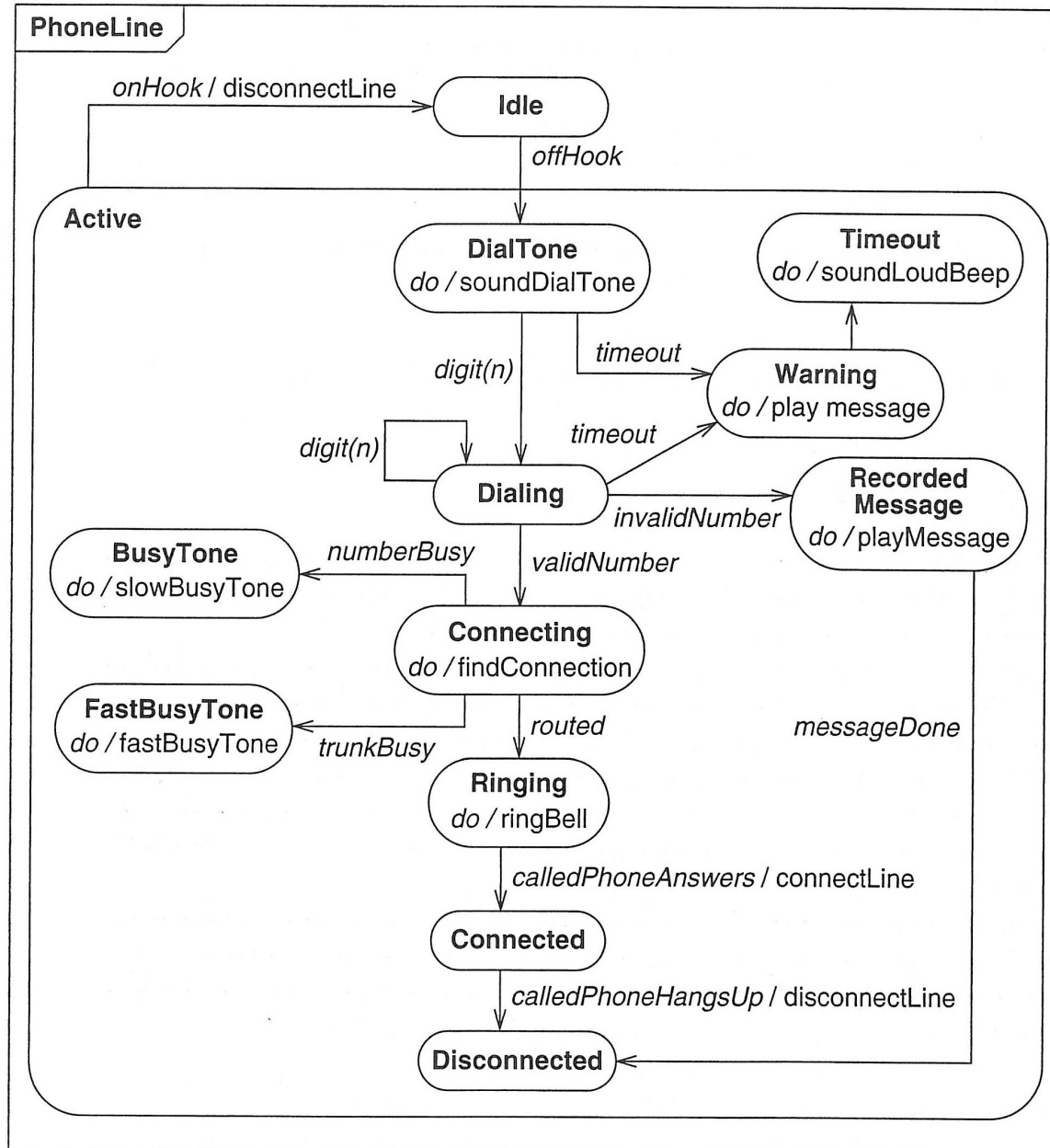
„Submachine“ (poddiagram)



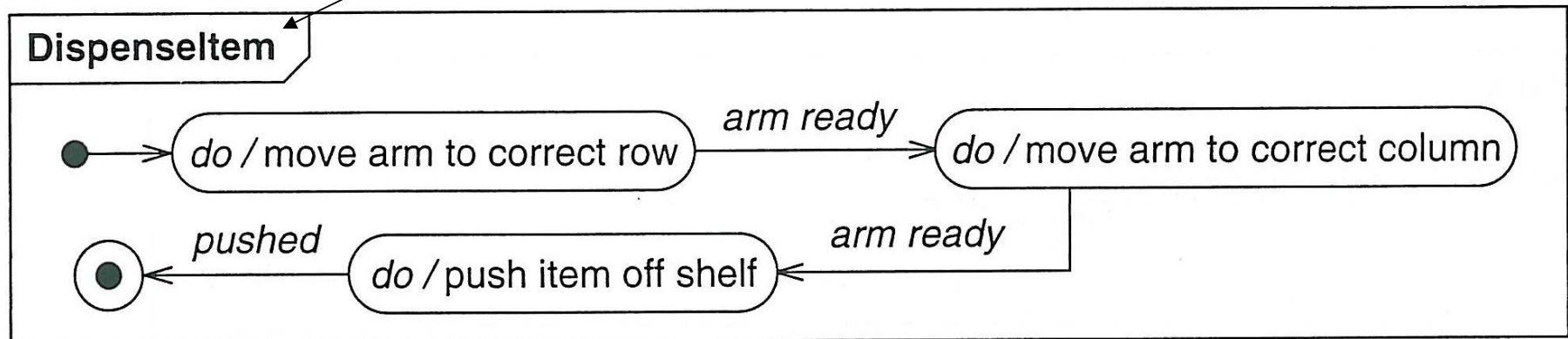
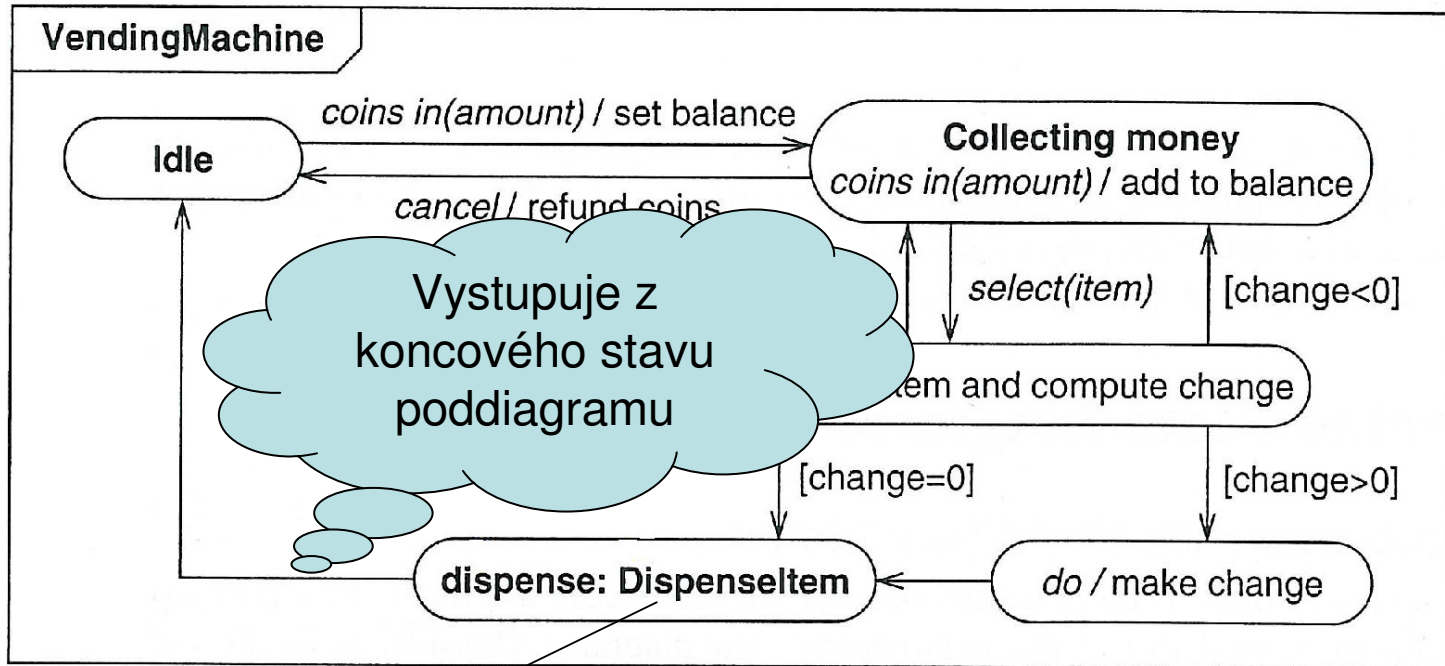
Vnořený (nested) stav



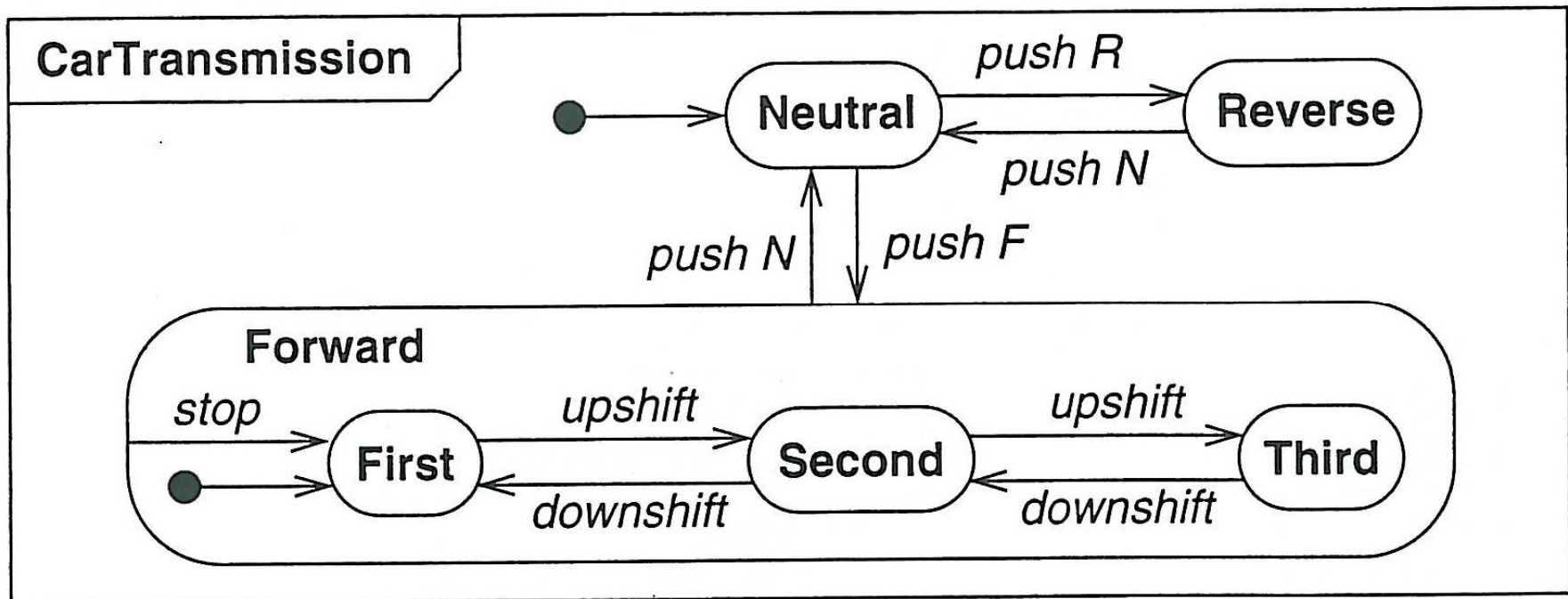
Vnořený (nested) stav



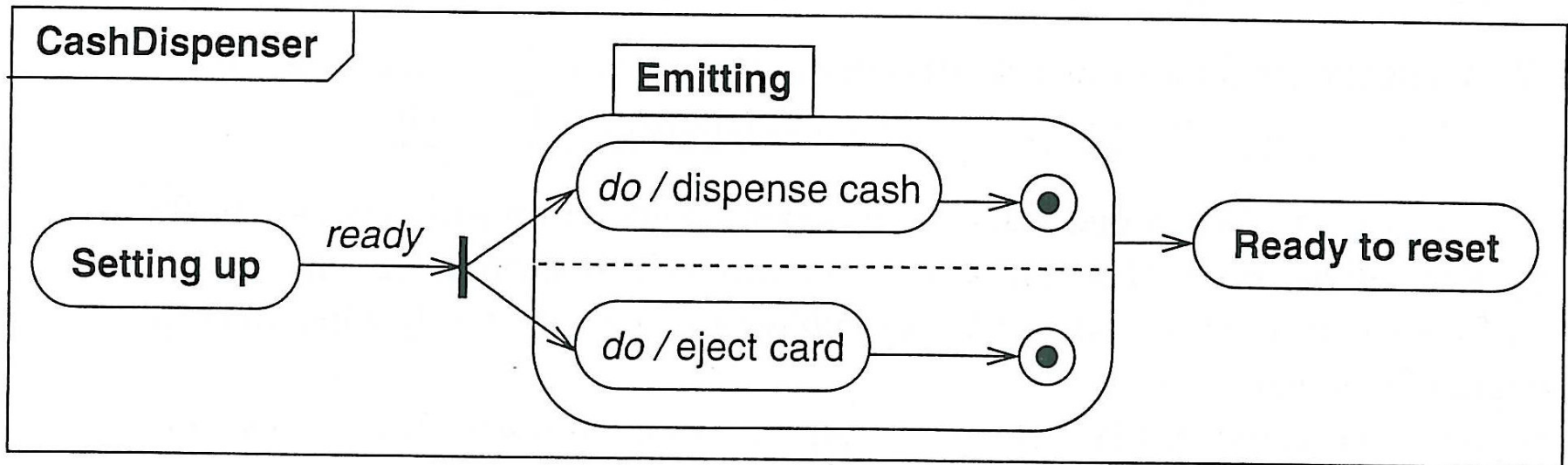
„Submachine“ (poddiagram)



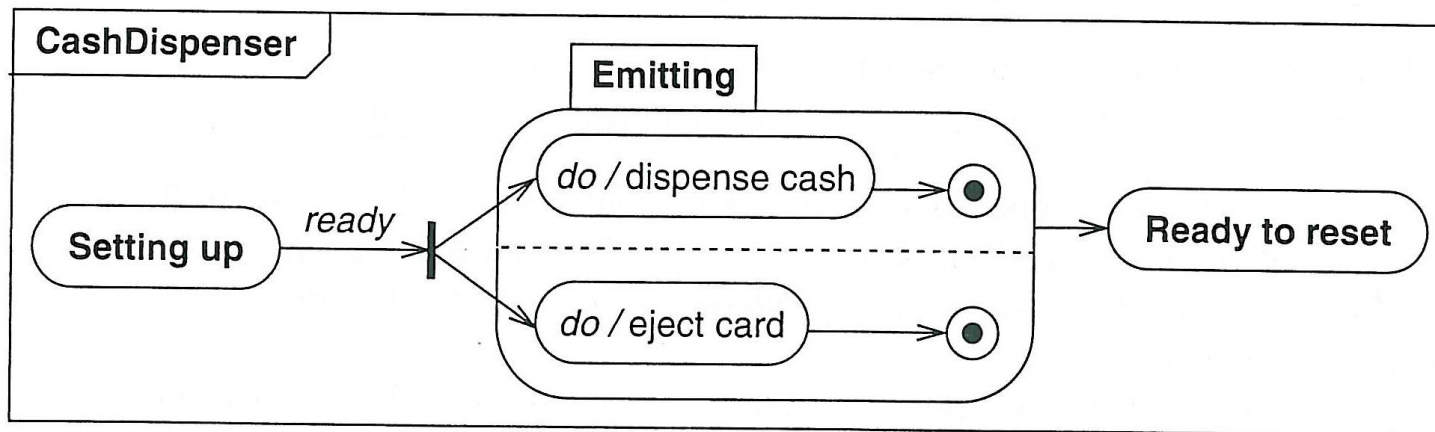
Příklad – vnořený stav



Paralelismus - synchronizace



Paralelismus - synchronizace



Čárkovanou čarou jsou znázorněna „paralelní vlákna“.

Přechod do stavu „Ready to reset“ se uskuteční, až obě paralelní vlákna Dosáhnou svých koncových stavů.

Pokud by existoval přechod z nějakého stavu vnořeného stavu do stavu externího, pak tento přechod znamená současné ukončení všech vláken vnořeného stavu.

Potlačený stav (stub state, suppressed state)

